

GUJARAT TECHNOLOGICAL UNIVERSITY

Diploma Engineering Sem. - V - Examination – June- 2011

Subject code: 351704**Subject Name: Micro Processor, Interfacing and Application****Date: 24/06/2011****Time: 02:30 pm – 05:00 pm****Total Marks: 70****Instructions:**

1. Attempt all questions.
2. Make suitable assumptions wherever necessary.
3. Figures to the right indicate full marks.
4. English version is Authentic

Q.1	(a) List different modes of 8254 timer/counter & explain any two with wave forms. (b) Draw control word format of 8255 & write function of each bit.	07 07
Q.2	(a) Draw block diagram of 8259 PIC & label each block. (b) Write a program to generate square wave at Pin7 of 8255 port C using BSR mode.	07 07
	OR	
	(b) Write initialization instructions to transfer 128 Bytes of data from floppy disk to memory with starting address of memory 4050H using DMA channel-0. After data transfer DMA operation should terminate. Assume DMA channel-0 address 80H.	07
Q.3	(a) Draw block diagram of 8255 PPI & explain function of each block. (b) Draw interfacing diagram to interface DIP switches at port-B & LEDs at port A of IC 8255. write program to read DIP switches from port-B and display reading at port A LEDs. Assume port-A address 30H.	07 07
	OR	
Q.3	(a) Draw block diagram of 8251 USART and explain function of each block. (b) Find mode word , command word & status word to transmit character with following parameters if transmitter clock frequency is 19.2KHz <ul style="list-style-type: none"> • Asynchronous mode with baud rate 1200 • Character length seven bit & 1 stop bit • Odd parity bit check. 	07 07
Q.4	(a) How many 8259 IC chips required to generate 37 interrupts in cascading mode. Draw diagram showing cascading of three 8259 PIC. (b) Draw block diagram of IC 8279 and explain keyboard section, scan section & display section.	07 07
	OR	
Q. 4	(a) Draw and explain microprocessor based level monitoring system. (b) Draw interfacing circuit to interface analog to digital converter with 8085 microprocessor using 8255 PPI showing important pins & signals. Write subroutine to read ADC data .Assume control register address 83H.	07 07
Q.5	(a) Draw interfacing diagram of microprocessor controlled stepper motor & explain working of it. (b) With block diagram explain microprocessor based data acquisition system	07 07
	OR	
Q.5	(a) Draw interfacing diagram of 8x4 matrix keyboard with 8085 microprocessor. (b) Write difference between I/O mapped I/O & memory mapped I/O	07 07

પ્રશ્ન-૧	અ	8254 ટાઇમર/કાઉન્ટરના જુદાજુદા મોડની યાદી લખી કોઈ પણ બે વેવ ફોર્મ સાથે સમજાવો.	07
	બ	8255 ના કંટ્રોલ વર્ડનું ફોર્મેટ દોરી દરેક બીટનું કાર્ય લખો.	07
પ્રશ્ન-૨	અ	8259 પી આઇ સીનો બ્લોક ડાયાગ્રામ દોરી દરેક બ્લોકનું નામ લખો.	07
	બ	8255 ના BSR મોડનો ઉપયોગ કરી પોર્ટ C ની પીન 7 ઉપર સ્કવેર વેવ જનરેટ કરવાનો પ્રોગ્રામ લખો.	07
		અથવા	
	બ	DMA ચેનલ-0 નો ઉપયોગ કરી 128 ડાટા બાઇટ ફલોપી ડિસ્ક માંથી મેમરી માં લખવા માટેના ઇનીશયલાઇઝેશન ઇન્ટ્રક્ષન લખો. મેમરીનું શરૂઆતનું અડ્રેસ 4050H છે. ડાટા ટ્રાન્સફર થયા પછી DMA નું કાર્ય બંધ થવું જોઈએ. DMA ચેનલ-0 નું અડ્રેસ 80H ધારો.	07
પ્રશ્ન-૩	અ	8255 PPI નો બ્લોક ડાયાગ્રામ દોરી દરેક બ્લોકનું કાર્ય સમજાવો.	07
	બ	8255ના પોર્ટ B પર ડીપ સ્વીચો અને પોર્ટ A પર LEDs ના જોડાણ વાળો ઇન્ટરફેસ ડાયાગ્રામ દોરો. પોર્ટ B પરની ડીપ સ્વીચો વાંચી અને રીડિગ પોર્ટ A ની LEDs પર ડિસ્પ્લે કરવાનો પ્રોગ્રામ લખો. પોર્ટ A નું અડ્રેસ 30H ધારો.	07
		અથવા	
પ્રશ્ન-૩	અ	8251 USART નો બ્લોક ડાયાગ્રામ દોરી દરેક બ્લોકનું કાર્ય સમજાવો.	07
	બ	ટ્રાન્સમીટરની ફીકવન્સી 19.2KHz હોય તો નીચેના પેરામીટર માટે મોડ વર્ડ કમાન્ડ વર્ડ અને સ્ટેટ્સ વર્ડ શોધો. <ul style="list-style-type: none"> • એશીકોન્સ મોડ બોડ રેટ 1200 • કેરેક્ટરની લંબાઈ 7 બીટ અને 1 સ્ટોપ બીટ • ઓડ પેરીટી બીટ ચેક. 	07
પ્રશ્ન-૪	અ	કેસકેડિગ મોડમાં 37 ઇનટરરપ્ટ જનરેટ કરવા માટે કેટલી 8259 આઇ.સી ચીપની જરૂર પડે. ત્રણ 8259 PIC ના કેસકેડિગ નો ડાયાગ્રામ દોરો.	07
	બ	8279 આઇ.સી નો બ્લોક ડાયાગ્રામ દોરી કી-બોર્ડ સેક્શન, સ્કેન સેક્શન અને ડિસ્પ્લે સેક્શન સમજાવો.	07
		અથવા	
પ્રશ્ન-૪	અ	માઇકોપ્રોસેસર બેઝ લેવલ મોનીટરીગ સીસ્ટમ દોરી સમજાવો.	07
	બ	8255 નો ઉપયોગ કરી 8085 માઇકોપ્રોસેસર સાથે એનાલોગ માંથી ડિજિટલમાં રૂપાંતર કરવા માટેનો ઇન્ટરફેસ ડાયાગ્રામ મહત્વની પીન અને સીઝલ બતાવી દોરો. એડિશી ડાટા વાંચવા માટે સબરૂટીન લખો. કંટ્રોલ રજીસ્ટ્રર નું અડ્રેસ 83H ધારો	07
પ્રશ્ન-૫	અ	માઇકોપ્રોસેસર કંટ્રોલ સ્ટેપર મોટરનો ઇન્ટરફેસ ડાયાગ્રામ દોરી તેનું કાર્ય સમજાવો.	07
	બ	બ્લોક ડાયાગ્રામ દોરી માઇકોપ્રોસેસર બેઝ ડાટા એકવીજીશન સીસટમ સમજાવો.	07
		અથવા	
પ્રશ્ન-૫	અ	8X4 મેટ્રીક્ષ કી-બોર્ડનો 8085 માઇકોપ્રોસેસર સાથે ઇન્ટરફેસ ડાયાગ્રામ દોરો.	07
	બ	I/O મેટ I/O અને મેમરી મેટ I/O નો ડીફરન્સ લ્યો.	07