

Seat No.: \_\_\_\_\_

Enrolment No. \_\_\_\_\_

**GUJARAT TECHNOLOGICAL UNIVERSITY**  
**Diploma Engineering Semester –IV Examination Dec. - 2011**

**Subject code: 341104**

**Date: 07/12/2011**

**Subject Name: Communication Engineering-II**

**Time: 10.30 am – 1.00 pm**

**Total Marks: 70**

**Instructions:**

- 1. Attempt all questions.**
- 2. Make suitable assumptions wherever necessary.**
- 3. Figures to the right indicate full marks.**
- 4. English version is considered Authentic.**

- Q.1** (a) Explain independent sideband (ISB) system using pilot carrier. **07**  
(b) Explain Delayed AGC circuit. **07**
- Q.2** (a) Give & explain advantages of digital communication. **07**  
(b) Explain basic principle of SSB detection. Why SSB receiver is more complex than AM receiver? **07**
- OR**
- (b) A 50W carrier is modulated on a depth of 50%. Calculate the total power in modulated wave in the following systems: **07**  
(i) AM (ii) DSB-SC (iii)SSB
- Q.3** (a) Give comparison of DM, ADM and DPCM. **07**  
(b) Explain sampling theorem. What is aliasing error? Explain Natural and Flat-top sampling. **07**
- OR**
- Q.3** (a) Explain operation of PAM-TDM system. **07**  
(b) Explain FSK Generation and detection. **07**
- Q.4** (a) Explain block diagram of PCM transmitter and receiver. **07**  
(b) Explain RZ, NRZ and AMI line coding. **07**
- OR**
- Q. 4** (a) Explain QPSK transmitter. **07**  
(b) Explain squaring loop technique for carrier synchronization. **07**
- Q.5** (a) Explain RS-232 standards. **07**  
(b) Explain simplex, half duplex and full-duplex transmission technique. **07**
- OR**
- Q.5** (a) Describe frame format of SDLC protocol. **07**  
(b) Explain noise limiter circuit & its function. **07**

\*\*\*\*\*

<b>પ્રશ્ન-૧</b>	અ ઈડિપેન્ડેન્ટ સાઈડબેંડ સીસ્ટમ (ISB) પાઈલોટ કેરીયરનો ઉપયોગ કરી સમજાવો.	<b>07</b>
	બ ડીલેડ એજીસી સર્કીટ સમજાવો	<b>07</b>
<b>પ્રશ્ન-૨</b>	અ ડીઝીટલ કોમ્યુનિકેશન ના ફાયદા જણાવો અને સમજાવો	<b>07</b>
	બ એસ.એસ.બી. ડીટેક્શનનો સિધ્ધાંત વર્ણવો. શા માટે એસ.એસ.બી. રીસીવર એ.એમ.રીસીવર કરતા જટીલ છે?	<b>07</b>
	અથવા	
	બ 50 વોટનું કેરીયર 50% ડેથ સાથે મોડ્યુલેટ કરવામાં આવે છે, નીચેની સીસ્ટમ માટે મોડ્યુલેટેડ વેવનો કુલ પાવર શોધો.	<b>07</b>
	(1) AM (2) DSB-SC (3) SSB	
<b>પ્રશ્ન-૩</b>	અ DM, ADM & DPCM ની સરખામણી આપો.	<b>07</b>
	બ સેમ્પલીંગ થીયરમ સમજાવો. એલાઈસીંગ એરર એટલે શું? નેચરલ અને ફલેટ – ટોપ સેમ્પલીંગ સમજાવો	<b>07</b>
	અથવા	
<b>પ્રશ્ન-૩</b>	અ PAM – TDM પદ્ધતીનું ઓપરેશન સમજાવો.	<b>07</b>
	બ FSK નું જનરેશન અને ડીટેક્શન સમજાવો.	<b>07</b>
<b>પ્રશ્ન-૪</b>	અ PCM ટ્રાન્સમીટર અને રીસીવરનો બ્લોક ડાયાગ્રામ સમજાવો.	<b>07</b>
	બ RZ , NRZ & AMI લાઈન કોડીંગ વર્ણવો.	<b>07</b>
	અથવા	
<b>પ્રશ્ન-૪</b>	અ QPSK ટ્રાન્સમીટર વર્ણવો.	<b>07</b>
	બ કેરીયર સીન્ક્રોનાઈઝેશન માટેની સ્કવેરીંગ લૂપ ટેકનીક વર્ણવો.	<b>07</b>
<b>પ્રશ્ન-૫</b>	અ RS-232 સ્ટાન્ડર્ડ વર્ણવો.	<b>07</b>
	બ સીમ્લેક્ષ, હાફ ડુપ્લેક્ષ અને ફુલ ડુપ્લેક્ષ ટ્રાન્સમીશન પદ્ધતીઓ વર્ણવો.	<b>07</b>
	અથવા	
<b>પ્રશ્ન-૫</b>	અ SDLC પ્રોટોકોલનું ફ્રેમ ફોર્મેટ વર્ણવો.	<b>07</b>
	બ નોઈઝ લીમીટર સરકીટ અને તેનું કાર્ય વર્ણવો.	<b>07</b>