

Seat No.: _____

Enrolment No. _____

GUJARAT TECHNOLOGICAL UNIVERSITY

Diploma Engineering - SEMESTER-VI • EXAMINATION – SUMMER 2013

Subject Code: 361607

Date: 15/05/2013

Subject Name: Computer Logic Design

Time: 10:30 am TO 01:00 pm

Total Marks: 70

Instructions:

1. Attempt all questions.
2. Make suitable assumptions wherever necessary.
3. Figures to the right indicate full marks.
4. English version is considered to be Authentic.

| | | |
|-------------|--|------------------------|
| Q.1 | (a) Explain Bus Transfer & Memory Transfer. (b) Explain Arithmetic micro-operation & Draw 4 bit Arithmetic circuit. | 07 07 |
| Q.2 | (a) List Register for the basic computer & explain function of each. (b) Explain instruction cycle: Fetch, Decode & Execute. | 07 07 |
| | OR | |
| Q.3 | (b) Explain Micro-programmed control for processor unit. | 07 |
| | OR | |
| Q.3 | (a) Design Accumulator register with diagram. (b) Explain Micro-programmed organization. | 07 07 |
| | OR | |
| Q.3 | (a) Explain Micro-programmed Sequencer. (b) List logic micro-operation & explain application in brief. | 07 07 |
| Q.4 | (a) Explain block-diagram of control unit of basic computer. (b) Explain the following terms. (i) Instruction code (ii) Operation code | 07 07 |
| | OR | |
| Q. 4 | (a) Differentiate Hard wired control & micro-program control. What are the advantages & disadvantages in each method? (b) Draw flow chart for interrupt cycle & explain it. | 07 07 |
| Q.5 | (a) Answer the following. (i) Explain features of Core–2 Duo processor (ii) Differentiate RISC & CISC characteristics. (b) Explain architecture of Pentium processor. | 07 |
| | OR | |
| Q.5 | (a) Answer the following. (i) Explain Pentium RISC features (ii) Explain super scalar architecture of Pentium (b) Explain Pipelining & Branch-prediction in Pentium.. | 07 |
| | ***** | |

| | | | |
|----------|---|--|----|
| પ્રશ્ન-૧ | અ | સ ટ્રાન્સફર અને મેમરી ટ્રાન્સફર સમજાવો. | 07 |
| | બ | Arithmetic માઇકો ઓપરેશન સમજાવો અને 4 બીટ Arithmetic સરકીટ દોરો. | 07 |
| પ્રશ્ન-૨ | અ | બેઝીક કોમ્પ્યુટરના Register ની યાદી બનાવો અને દરેકનું ફંક્શન સમજાવો. | 07 |
| | બ | Instruction cycle સમજાવો: Fetch, Decode અને Execute. અથવા બ્રોન્ચ યુનિટ માટે માઇકો પ્રોગામ કંટ્રોલ સમજાવો. | 07 |
| પ્રશ્ન-૩ | અ | આકૃતિ સાથે Accumulator register દોરો. | 07 |
| | બ | માઇકો પ્રોગામ ઓરગેનાઇઝેશન સમજાવો. અથવા | 07 |
| પ્રશ્ન-૪ | અ | માઇકો પ્રોગામ સીકવંસર સમજાવો. | 07 |
| | બ | લોજિક માઇકો ઓપરેશનની યાદી બનાવો અને તેની એપ્લીકેશન ટુંકમા સમજાવો. | 07 |
| પ્રશ્ન-૫ | અ | બેઝીક કોમ્પ્યુટરનો કંટ્રોલ- યુનિટ બ્લોક ડાયાગ્રામ સાથે સમજાવો. | 07 |
| | બ | નીચેની ટર્મ સમજાવો. (i) ઇન્સ્ટ્રુક્શન કોડ (ii) ઓપરેશન કોડ અથવા | 07 |
| પ્રશ્ન-૬ | અ | હાર્ડ વાર્ક કંટ્રોલ અને માઇકો પ્રોગામ કંટ્રોલ વર્ચેનો તફાવત લખો. દરેક મેથડ ના ફાયદા અને ગેરફાયદા લખો. | 07 |
| | બ | ઇન્ટ્રોપ્ટ સાઇકલનો ફલોચાર્ટ દોરો અને તેને સમજાવો. | 07 |
| પ્રશ્ન-૭ | અ | નીચેનાનો જવાબ લખો. (i) Core-2 Duo પ્રોસેસરના ફીચર સમજાવો. (ii) RISC અને CISC ની લાક્ષણીકતાઓનો તફાવત લખો. | 07 |
| | બ | Pentium પ્રોસેસરનું આર્કિટેક્ચર સમજાવો. અથવા | 07 |
| પ્રશ્ન-૮ | અ | નીચેનાનો જવાબ લખો. (i) Pentium ના RISC ફીચર સમજાવો. (ii) Pentium નું સુપરરસ્કલેર આર્કિટેક્ચર સમજાવો. | 07 |
| | બ | Pentium ના Pipelining અને Branch-prediction સમજાવો. | 07 |
